

2021年 11月 18日  
アストロデザイン株式会社

## JPEG XS 対応 IP Gateway CD-5550 および FPGA 用 IP (Intellectual Property) コアを製品化

アストロデザイン株式会社（本社：東京都大田区、代表取締役社長：鈴木 茂昭、以下アストロデザイン）は、JPEG XS 圧縮に対応しインターネットプロトコルでの送受信を行う IP Gateway CD-5550 を発売します。また、FPGA で JPEG XS のエンコード/デコードを行うための IP (Intellectual Property) コアを Fraunhofer IIS の協力で製品化しました。こちらのコアを使用した開発受託を承ります。



近年は映像の高精細化によって解像度・ビット深度・フレームレート・色域・輝度が拡大し、データ量が増加しています。インターネットプロトコルを使用して高解像な画像を伝送する場合、膨大なデータ量がネットワーク回線のトラフィックを圧迫する、安定伝送のためのシステム構築に高額な費用がかかるといった課題があります。MPEG 規格の H.265 や MPEG-H HEVC 等を使用する場合、圧縮効率は良いものの、画質の劣化やレイテンシーが大きくなってしまいます。JPEG XS はこれらの課題を解決し、視覚的に損失の少ないビジュアルロスレスかつエンコード・デコード遅延の少ない超低遅延での伝送を実現します。

CD-5550 は SDI で入力した 4K/8K 映像を JPEG XS でエンコードし、RTP にパッキングしてイーサネットプロトコルで送信するモードと、受信したイーサネットプロトコルの RTP から JPEG XS データを抜き出し、デコードした映像を SDI で出力するモードを搭載した IP Gateway です。ライブビューイングやリモートプロダクション、医学関連学会での映像伝送などにお使いいただけます。

また、CD-5550 でも使用している JPEG XS FPGA IP コアを転用したモジュール基板や製品(カメラ、レコーダ等)の開発受託を承ります。お客様のご要望にあわせ、12G-SDI、HDMI2.1、DisplayPort、SMPTE ST 2110 といった各種インターフェースへの対応も行います。

